



Πάτρα 25-2-2013

Αριθμ. Πρωτοκόλλου: 1427

ΑΠΟΦΑΣΗ
**ΤΗΣ ΓΕΝΙΚΗΣ ΣΥΝΕΛΕΥΣΗΣ ΤΟΥ ΤΜΗΜΑΤΟΣ ΜΗΧΑΝΙΚΩΝ ΗΛΕΚΤΡΟΝΙΚΩΝ ΥΠΟΛΟΓΙΣΤΩΝ
ΚΑΙ ΠΛΗΡΟΦΟΡΙΚΗΣ, ΤΗΣ ΠΟΛΥΤΕΧΝΙΚΗΣ ΣΧΟΛΗΣ, ΤΟΥ ΠΑΝΕΠΙΣΤΗΜΙΟΥ ΠΑΤΡΩΝ**

Η Γενική Συνέλευση του Τμήματος έχοντας υπόψη: τις διατάξεις των άρθρων 9, 19 & 77 του Ν. 4009/11, των άρθρων 3 & 4 του Ν. 4076/12, του άρθρου 34 του Ν. 4115/13, της υπ' αριθμ. 476/8-3-2012 (ΦΕΚ 1141/10-4-2012) Κανονιστικής Πράξης της Συγκλήτου του Πανεπιστημίου Πατρών, το υπ' αριθμ. 6/31-1-13 Γνωμοδοτικό Σημείωμα της οικείας Νομικής Υπηρεσίας και το υπ' αριθμ. 2157/14-12-2012 έγγραφο της Α.Δ.Π. συγκρότησε στην υπ' αριθμ. 51/19-2-2013 συνεδρίασή της Επταμελή Επιτροπή για την εξέλιξη μέλους Δ.Ε.Π. στη βαθμίδα του Καθηγητή, μετά από αίτηση για εξέλιξη του κ. Χ. Βέργου, με γνωστικό αντικείμενο «**Τεχνολογία Υλικού: Σχεδιασμός και Υλοποίηση Ψηφιακών Κυκλωμάτων**» του Τομέα Υλικού & Αρχιτεκτονικής των Υπολογιστών του Τμήματος Μηχανικών Ηλεκτρονικών Υπολογιστών και Πληροφορικής του Πανεπιστημίου Πατρών.

1) ΤΑΚΤΙΚΑ ΜΕΛΗ Δ.Ε.Π. ΑΠΟ ΤΟ ΜΗΤΡΩΟ ΕΣΩΤΕΡΙΚΩΝ ΜΕΛΩΝ (ΠΑΝΕΠΙΣΤΗΜΙΟ ΠΑΤΡΩΝ)

A/A	ΟΝΟΜΑΤΕΠΩΝΥΜΟ	ΒΑΘΜΙΔΑ	ΓΝΩΣΤΙΚΟ ΑΝΤΙΚΕΙΜΕΝΟ
1.	Νικολός Δημήτριος	Καθηγητής, Τμήμα Μηχανικών Ηλεκτρονικών Υπολογιστών και Πληροφορικής	Τεχνολογία Υλικού και Αρχιτεκτονική Υπολογιστών (με έμφαση στα Συστήματα Υπολογιστών Υψηλής Αξιοπιστίας), ΦΕΚ 153/01-10-1999 τ. Ν.Π.Δ.Δ.
2.	Κουφοπαύλου Οδυσσέας	Καθηγητής, Τμήμα Ηλεκτρολόγων Μηχανικών και Τεχνολογίας Υπολογιστών	Μικροηλεκτρονική – Σχεδίαση VLSI, ΦΕΚ 258/26-10-2004, τ. ΝΠΔΔ
3.	Σερπάνος Δημήτριος	Καθηγητής, Τμήμα Ηλεκτρολόγων Μηχανικών και Τεχνολογίας Υπολογιστών	Τεχνολογία υλικού Η/Υ, με έμφαση στην αρχιτεκτονική, ΦΕΚ 300/16-12-2004 τ. Ν.Π.Δ.Δ.
4.	Χαριτάντης Ιωάννης	Καθηγητής, Τμήμα Φυσικής	Θεωρία και σχεδιασμός ηλεκτρονικών κυκλωμάτων, ΦΕΚ 251/6-11-2002 τ. Ν.Π.Δ.Δ.

2) ΑΝΑΠΛΗΡΩΜΑΤΙΚΑ ΜΕΛΗ Δ.Ε.Π. ΑΠΟ ΤΟ ΜΗΤΡΩΟ ΕΣΩΤΕΡΙΚΩΝ ΜΕΛΩΝ (ΠΑΝΕΠΙΣΤΗΜΙΟ ΠΑΤΡΩΝ)

A/A	ΟΝΟΜΑΤΕΠΩΝΥΜΟ	ΒΑΘΜΙΔΑ	ΓΝΩΣΤΙΚΟ ΑΝΤΙΚΕΙΜΕΝΟ
1.	Μπίρμπας Αλέξιος	Καθηγητής, Τμήμα Ηλεκτρολόγων Μηχανικών και Τεχνολογίας Υπολογιστών	Τεχνολογία ημιαγωγικών στοιχείων & εφαρμογές μικροκυκλωμάτων, ΦΕΚ 56/29-1-2007 τ. Γ'
2.	Φωτόπουλος Σπυρίδων	Καθηγητής, Τμήμα Φυσικής	Θεωρία κυκλωμάτων & σημάτων, ΦΕΚ 56/29-1-2007 τ. Γ'
3.	Αναστασόπουλος Βασίλειος	Καθηγητής, Τμήμα Φυσικής	Γραμμικά και μη γραμμικά ψηφιακά κυκλώματα και συστήματα στην επεξεργασία σήματος, ΦΕΚ 256/13-10-2005 τ.Ν.Π.Δ.Δ.
4.	Τσανάκας Παναγιώτης	Καθηγητής, Σχολή Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών, ΕΜΠ	Αρχιτεκτονικές παράλληλης επεξεργασίας, ΦΕΚ 128/22-5-00 τ.Ν.Π.Δ.Δ.

3) ΤΑΚΤΙΚΑ ΜΕΛΗ Δ.Ε.Π. ΑΠΟ ΤΟ ΜΗΤΡΩΟ ΕΞΩΤΕΡΙΚΩΝ ΜΕΛΩΝ

A/A	ΟΝΟΜΑΤΕΠΩΝΥΜΟ	ΒΑΘΜΙΔΑ	ΓΝΩΣΤΙΚΟ ΑΝΤΙΚΕΙΜΕΝΟ
1.	Πεკμεστζή Κιαμάλ	Καθηγητής, Σχολή Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών, ΕΜΠ	Αρχιτεκτονική υπολογιστών-λογική σχεδίαση αριθμητικών κυκλωμάτων, ΦΕΚ 39/18-2-00 τ.Ν.Π.Δ.Δ.
2.	Αραπογιάννη-Θεοφάνου Αγγελική	Καθηγήτρια, Τμήμα Πληροφορικής και Τηλεπικοινωνιών, Πανεπιστήμιο Αθηνών	Οπτικοηλεκτρονική και μικροηλεκτρονική (με έμφαση στη σχεδίαση κυκλωμάτων πολύ υψηλής κλίμακας ολοκλήρωσης), ΦΕΚ 620/30-8-2011, τ.Γ'

4) ΑΝΑΠΛΗΡΩΜΑΤΙΚΑ ΜΕΛΗ Δ.Ε.Π. ΑΠΟ ΤΟ ΜΗΤΡΩΟ ΕΞΩΤΕΡΙΚΩΝ ΜΕΛΩΝ

A/A	ΟΝΟΜΑΤΕΠΩΝΥΜΟ	ΒΑΘΜΙΔΑ	ΓΝΩΣΤΙΚΟ ΑΝΤΙΚΕΙΜΕΝΟ
1.	Δόλλας Απόστολος	Καθηγητής, Τμήμα Ηλεκτρονικών Μηχανικών Και Μηχανικών Υπολογιστών, Πολυτεχνείο Κρήτης	Υλικό υπολογιστών (HARDWARE), ΦΕΚ 94/ 10-5-2001 τ.Ν.Π.Δ.Δ.
2.	Σταμούλης Γεώργιος	Καθηγητής, Τμήμα Μηχανικών Ηλεκτρονικών Υπολογιστών Τηλεπικοινωνιών & Δικτύων, Παν/μιο Θεσσαλίας	Σχεδίαση ψηφιακών κυκλωμάτων VLSI, ΦΕΚ 470/20.5.2008 τ.Γ'

5) ΤΑΚΤΙΚΟ ΜΕΛΟΣ Δ.Ε.Π. ΑΠΟ ΤΟ ΜΗΤΡΩΟ ΕΞΩΤΕΡΙΚΩΝ ΜΕΛΩΝ ΤΗΣ ΑΛΛΟΔΑΠΗΣ

A/A	ΟΝΟΜΑΤΕΠΩΝΥΜΟ	ΒΑΘΜΙΔΑ	ΓΝΩΣΤΙΚΟ ΑΝΤΙΚΕΙΜΕΝΟ
1.	Τραγουδάς Σπυρίδων	Καθηγητής, ECE, Engineering	Design and test automation for VLSI circuits and systems, Cyber-physical systems (embedded systems,

		School, Southern Illinois University, USA	computer/network security, sensor networks)
--	--	---	---

6) ΑΝΑΠΛΗΡΩΜΑΤΙΚΑ ΜΕΛΗ Δ.Ε.Π. ΑΠΟ ΤΟ ΜΗΤΡΩΟ ΕΞΩΤΕΡΙΚΩΝ ΜΕΛΩΝ ΤΗΣ ΑΛΛΟΔΑΠΗΣ

A/A	ΟΝΟΜΑΤΕΠΩΝΥΜΟ	ΒΑΘΜΙΔΑ	ΓΝΩΣΤΙΚΟ ΑΝΤΙΚΕΙΜΕΝΟ
1.	Καζίρας Στέφανος	Καθηγητής, University of Uppsala	Memory Systems, Power, Instruction-based prediction, Network processors, Memory/Processor Integration
2.	Παπαεθυμίου Μάριος	Καθηγητής, University of Michigan	Computer design with an emphasis on architectures and design methodologies for energy-efficient high-performance computers, parallel and distributed computing


 Ο Πρόεδρος του Τμήματος

 ΑΘΑΝΑΣΙΟΣ ΤΣΑΚΑΛΙΔΗΣ
 Καθηγητής